JP03020458A

MicroPatent Report

FORMATION OF INSULATING FILM BY SPUTTERING VAPOR DEPOSITION

[71] Applicant: STANLEY ELECTRIC

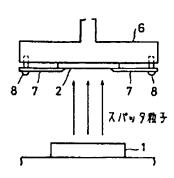
CO LTD

[72] Inventors: EGUCHI KENGO

[21] Application No.: JP01154428

[22] Filed: 19890619

[43] Published: 19910129



Go to Fulltext

Get PDF

[57] Abstract:

PURPOSE: To form the insulating film improved in insulation characteristics without using a special substrate by bringing a substrate into tight contact with the smooth plane of a cooling plate cooled to room temp. or below at the time of forming the insulation film on the substrate by the sputtering. CONSTITUTION: The glass substrate 2 is screwed, by using a substrate holder 7 to the cooling plate 6 having the smooth surface cooled down to at least the room temp. (about 20°C) or below in tight contact with each other and is thereby cooled. Sputtering of a target 1 (Ta or Ta₂O₃) is executed in an atmosphere of about 3×10⁻³to 1×10⁻²Torr gaseous pressure of Ar+O₂and about 25% O₂in this state to form the insulating film on the substrate 2. The substrate 2 is so cooled that the rising rate of the average surface temp. thereof does not exceeds 5°C/min to prevent the surface temp. from exceeding 150°C. The insulating film improved in insulating characteristics is obtd. without using the special substrate.COPYRIGHT: (C)1991, JPO&Japio

[51] Int'l Class: C23C01408 C23C01434 H01G00406 H01L02131



@ 公開特許公報(A) 平3-20458

⑤Int. Cl. 5 識別記号 庁内整理番号 C 23 C 14/08 8722-4K 14/34 8520-4K # H 01 G 4/06 1 0 2 6921-5E H 01 L 21/31 D 6940-5F ❸公開 平成3年(1991)1月29日

審査請求 未請求 請求項の数 3 (全4頁)

Q発明の名称 スパツタ蒸着による絶縁膜の形成方法

②特 願 平1-154428

②出 願 平1(1989)6月19日

向発 明 者 江 □ 健 吾 神奈川県相模原市東林間7-31-12 山□荘5号

⑦出 願 人 スタンレー電気株式会 東京都目黒区中目黒2丁目9番13号

社

码代 理 人 弁理士 丹羽 宏之 外1名

明都普

1. 発明の名称

スパッタ蒸着による絶縁膜の形成方法

2. 特許請求の範囲

- (1) 蒸着物質のスパッタを行って基板に絶縁膜を形成するようにした絶縁膜の形成方法において、前配基板を、少なくとも室温以下に冷却した冷却板の滑らかな平面に密着させた状態でスパッタリングするようにしたことを特徴とするスパッタ蒸着による絶縁膜の成形方法。
- (2)前記基板を、平均表面温度の上昇率がス パッタリング中に1.5℃/min を越えないよう に冷却することを特徴とする請求項1記載のス パッタ蒸着による絶縁膜の形成方法。
- (3)前記基板を、表面温度がスパッタリング中に150℃を越えないように冷却することを特徴とする請求項1または2記載のスパッタ蒸着による絶縁膜の形成方法。
- 3. 発明の詳細な説明

(産業上の利用分野)

この発明は、特にTa。Oa (酸化タンタル) の絶縁膜を形成するのに適したスパッタ蒸着によ る絶縁膜の形成方法に関するものである。

(従来の技術)

第2図は従来のスパッタ蒸着による絶縁限の形成 方法を示す説明図である。図において、1は Ta(タンタル)、TanOs 等のターゲット (蒸着物質)、2はこのターゲット1のスパッタ を行った時に絶縁膜が形成されるガラス基板、 3はこのガラス基板2を支持する支持治具で、 内部にはガラス基板2を加熱するためのヒータ ユニット4が設けられている。5 はガラス基 板2を支持治具3に固定する基板ホルダであ

上記ターゲット 1 に電圧が印加されると、Ar (アルゴン) イオン (Ar*) によってスパッタが行われ、TaあるいはTaOx (酸化タンタル) が図の矢印の如くガラス基板 2 付近に到達し、Oa ガスと反応することによってガラス

基板2にTa₂ O₂ 絶縁限が形成される。その際、通常の反応性スパッタリングの場合には、ガラス基板2の温度は室温(略20℃)~200℃程度に加熱される。ま、Ar+O₂(酸素性 Dのののに力は10~²~10~²Torr程度であり、Ar:O₂の比は7:3(33%)程度でがった。そして、上記ガラス基板を石をでする。そして、上記ガラス基板を石をでいる。を行うと、絶縁特性はさらに向上することが知られている。

(発明が解決しようとする課題)

しかしながら、上記のような従来のスパッタ基 着による絶縁膜の形成方法にあっては、絶縁膜を 形成した基板の放電による破壊電界は1~1.8 M V / cm程度であり、絶縁特性が悪いという問題 点があった。また、基板の温度を上げて上記破壊 電界を高くする場合には特殊な基板が必要になる という問題点があった。

この発明は、このような問題点に着目してなさ

(実施例)

第1図はこの発明の一実施例を示す図であり、 第2図と同一符号は同一構成要素を示している。 図において、1はターゲット、2はガラス基板、 6は少なくとも室温(約20℃)以下に冷却した 情らかな平面を有する冷却板で、その借らかな平 面にガラス基板2が密着されている。7はガラス 基板2を固定するマスクを兼ねた基板ホルダ、8 はその止めネジである。

上記冷却板6は内部に冷却用水などが設けられており、その骨らかな平面にガラス基板2を冷却している。そして、このガラス基板2が冷却された状態でスパッタリングが行われ、スパッタ粒子が図の矢口の如くガラス基板2に蒸着して絶縁膜が形成での外のでは、その際、Ar+O。のガス圧が3×10-3~1×10-2Torr、O。が25%の雰囲気中で、Taのターゲット1を用いた反応性R.F.スパッタのターゲット1を用いた反応性R.F.スパッタ

れたもので、特殊な基板を用いることなく絶縁特性が向上する。スパッタ蒸着による絶縁膜の形成方法を提供することを目的としている。

(課題を解決するための手段)

(作用)

この発明のスパッタ蒸着による絶縁膜の形成方法においては、基板を室温以下の冷却板に密着させてスパッタリングするので、絶縁膜を形成した 基板の放電破壊電界が高くなる。

リングを行うことができる。

ここで、上記の条件でスパッタリングを行ったところ、連続90 min のスパッタリングの後でもガラス基板 2 の表面温度は 1 5 0 で以上に上がることはなく、良い結果が得られた。なお、この時使用したガラス基板 2 は厚さ約1 mm の通常のスライドガラス板であり、モニタ用の熱電対は C - A (クロメルーアルメル)を使用した

また、上記のようなスパッタ蒸巻でTazOa の絶縁膜を形成した結果、前述の放電破壊電界が 3~4MV/caに向上した。この耐圧の向上は、 ガラス基板2をスパッタリング中に冷却すること によりTazOaの分子構造がアモルファス化 し、電波路になる粒界が減少するためと推定され

次に、上述の90分スパッタリングを行った時のガラス基板2の表面温度と背面温度の測定データを表1に示す。

丧 1

	スパッタリング時間	表	面	焻	度	育面	道度
スパッタ前	0 min	2	0	C I;	圷	20	CUT
スパッタ後	9 0 min	1 5	0	CL	北下	50	で以下

室温を20℃とするとスパッタ後のガラス基板2 の平均表面温度の上昇率 K は、

$$K = \frac{150 - 20}{90} = 1.5 \text{ C/min}$$

となり、スパッタリング中にKが1.5℃/min を越えないようにガラス基板2を冷却すれば良い ことがわかる。

また、改善後と改善前(従来)におけるガラス 基板2の背面平均温度と絶縁耐圧の測定データを 表2に示す。

表 2

	背面平均温度	絶解前圧
改善後	4 5 °C	2~4MV/cm
改善前	200℃ (加熱スパッタ)	1~1.8MV/cm

1 --- ターゲット (蒸着物質)

2 ---ガラス基板

6 ---冷却板

7……マスクを兼ねた基板ホルダ

Bーー止めネジ

出顕人 スタンレー電気株式会社

但し、上記背面平均温度Tは、初期温度(室温)をT」、スパッタリング終了時の温度をT』とす

$$T = T_1 + \frac{T_2 - T_1}{2}$$

で表わされる。

なお、本発明の絶縁膜形成方法は、稼閥コンデンサや他の各種稼譲来子の絶縁体層、例えばEL 来子、TFT (稼閥トランジスタ) 等の絶縁体 層、またパッシベーション(保護)膜の成膜に適 用することができる。

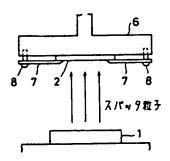
(発明の効果)

以上のように、本発明によれば、基板を室温以下の冷却板に密着させてスパッタリングするよう にしたため、特殊な基板を用いることなく、絶縁 特性が向上するという効果が得られる。

4. 図面の簡単な説明

第1図はこの発明の一実施例を示す説明図、 第2図は従来のスパッタ蒸着による絶縁膜の形成 方法を示す説明図である。

第1図

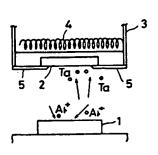


1:9-5ット / 花 美 柳 電

2:かラス基版

7:基板ホルダ

第 2 因



手続補正書 (16301-P) 平成1年7月28日

特許庁長官 吉田文 敷 殿

1. 事件の表示 平成1年特許顧第154428号

2. 発明の名称 スパッタ蒸着による絶縁膜の形成方法

3. 補正をする者事件との関係 特許出顧人名 称 (230)スタンレー電気株式会社

4. 代 理 人 住 所 東京都港区新橋3丁目3番14号 田村町ビルディング 電話(503)2821(代) 氏 名 (6606)弁理士 丹 羽 宏 之

5. 補正命令の日付 自 発

6. 補正により増加する請求項の数 -

7. 補正の対象 明細書の特許語字の範囲の欄

8. 補正の内容 別紙のとおり 1. T.28 方式 第 章 型 乗 8. 補正の内容

(1)蒸着物質のスパッタを行って基板に絶縁膜を形成するようにした絶縁膜の形成方法において、前記基板を、少なくとも室温以下に冷却した冷却板の滑らかな平面に密着させた状態でスパッタリングするようにしたことを特徴とするスパッタ蒸着による絶縁膜の成形方法。

特許請求の範囲を次のように訂正する。

(2)前記絶縁膜は、Ta2O5の酸化タンタル 絶縁膜であることを特徴とする請求項1記載のス パッタ蒸着による絶縁膜の形成方法。

(3) 前記基板を、平均表面温度の上昇率がスパッタリング中に1.5℃/min を越えないように冷却することを特徴とする請求項1<u>または2</u>記載のスパッタ蒸着による絶縁膜の形成方法。

(4) 前記基板を、表面温度がスパッタリング中に150℃を越えないように冷却することを特徴とする請求項1<u>ないし3何れか</u>記載のスパッタ蒸 者による絶縁膜の形成方法。